



Entreprises, pour proposer un sujet de thèse soutenue par le dispositif Cifre, merci de remplir les champs suivants, et d'envoyer le document à : cifre@anrt.asso.fr

Si vous souhaitez ajouter un descriptif plus détaillé de l'offre à votre annonce, merci de le joindre accompagné de ce formulaire.

- **Nom de l'entreprise*** : Intel Corporation SAS
- **Ville et code postal*** : Grenoble (38300)
- **Nom du laboratoire académique partenaire (si déjà connu)** : G-SCOP
- **Numéro de reconnaissance du laboratoire** : UMR 5272
- **Thématique de recherche en une phrase(sans aucun caractère confidentiel) *** :

Améliorer des outils EDA (Electronic Design Automation) en analysant les données générées par les utilisateurs.

- **Descriptif de la thématique de recherche (sans aucun caractère confidentiel) *** :

Intel développe un outil révolutionnaire d'aide à la conception des microprocesseurs Intel (au-delà de la 9ème génération) qui permet de prédire l'autonomie des futurs PC 3 ans avant leur fabrication. Collaboratif, il permet à des équipes entières de concepteur d'optimiser la puissance des processeurs de demain !

Après bientôt 3 ans d'utilisation, les techniques de modélisation avancées de l'outil ont beaucoup évolué pour répondre aux demandes toujours plus exigeantes. Par exemple, la taille des modèles a augmenté d'un facteur 1000.

L'outil étant une application Web nous avons l'opportunité, très rares dans le domaine de la conception, d'observer les modèles en détails et d'interagir avec nos utilisateurs par ce biais.

L'objectif de cette thèse et de tirer profit de cette situation exceptionnelle pour mettre au point une méthode d'amélioration des techniques de modélisation. En se fondant sur des techniques inspirées de l'A/B testing, du nudging et l'analyse des métadonnées déjà présentes dans la base de millions de modèles, le candidat proposera des techniques de validation des nouvelles fonctionnalités de l'outil afin de s'assurer de leur pertinence avant même leur implémentation.

- **Descriptif du poste*** :

Compétences requises : programmation/scripting, analyse de données, autonomie, goût pour les problèmes nouveaux et difficiles. Des connaissances en électronique seront appréciées mais non requises.

- **Date de recrutement*** : Mars 2019

- **Adresse e-mail à laquelle le candidat doit envoyer sa candidature*** :

luc.nguyen-the@intel.com

Apply at http://career.intel.com/tp/ri6_6i9DO_e_K

*champs obligatoires

NOUVEAU : Si vous souhaitez que votre offre soit également diffusée gratuitement sur EURAXESS, veuillez compléter le formulaire ci-dessous en anglais
EURAXESS Jobs (<http://ec.europa.eu/euraxess/index.cfm/jobs/index>) est le site officiel de la Commission européenne pour l'ensemble des offres de postes de scientifiques en Europe.

Les offres postées sur EURAXESS Jobs sont aussi visibles sur le site de Nature Job, grâce à un partenariat entre ces deux structures. La référence à la Cifre est mentionnée dans le texte mais aussi par le logo Cifre en tête d'offre.

- **Name of the company ***: Intel Corporation SAS
- **City and zip code ***: Grenoble (38300)
- **Name of the partner academic laboratory (so already known)**: G-SCOP
- **Code of the laboratory**: UMR 5272
- **Title of research theme (without any confidential character) ***:

Improve EDA (Electronic Design Automation) tools by analyzing data generated by users.

- **Description of the theme of research (without any confidential character) ***:

Intel is developing a game changing EDA tool to better design future microprocessors (like 9th Generation processors & beyond) and predict the battery life of laptops 3 years before they are built. Many teams at Intel are collaborating through this tool to optimize the power of the next generation microprocessors!

Since it was deployed 3 years ago, the advanced modeling techniques offered to users have evolved a lot to meet requests of always increasing complexity. For example, the size of the models has scaled up by 1000.

Since the tool is a web application and we have access to the data, we have the ability to read models and interact with users.

The goal of the thesis is to benefit from this exceptional situation to improve the modeling of the tool. Based on techniques from A/B testing, nudging and metadata analysis already present in the million model database, the candidate will develop method to validate new features before they are implemented.

- **Description of job ***:

The successful candidate must have the following skills: programming/scripting, data analysis, autonomous individual who can take decisions, excellent problem solving skills.

- **Research Field ***: Engineering, data science
- **Function ***: PhD student
- **Research Profile***: You must have completed or nearly finished a Master's degree in electronic engineering, data analysis, computer science & related disciplines. You must be considering completing a PhD thesis.
- **Date of recruitment ***: Q1-2019
- **E-mail address to which the candidate has to send his candidacy**

luc.nguyen-the@intel.com

Apply at http://career.intel.com/tp/rj6_6i9DO_e_K